

IP Lock Support Devices List		2015/07/24
Vendor	DeviceFamily	Remark
Altera	Stratix	
	Stratix2	
	Stratix3L/3E	
	Stratix4E/4GX/4GT	
	Stratix5	
	ArriaGX	
	Arria2GX/2GZ	
	Arria5	
	Cyclone	
	Cyclone2	
	Cyclone3/3LS	
	Cyclone4	
	Cyclone5	
	Xilinx	Spartan-2/2E
Spartan-3/3E/3A/3ADSP		
Spartan-6		
Virtex		
Virtex-2/2Pro		
Virtex-4		
Virtex-5		
Virtex-6		
Virtex-7		※
Artix-7		
Kintex-7		

[備考] Virtex-7との接続の場合の注意:

DC0/DD0ピンはHR I/Oバンクに接続し、I/O電圧を2.5Vあるいは3.3Vに設定して下さい。
 HR I/OバンクでI/O電圧を2.5V以上に設定できない場合、あるいはDC0/DD0ピンをHP
 I/Oバンクと接続する場合は、IPLockとFPGAのDC0/DD0信号に電圧トランスレータを介す
 必要があります。