

VariClock の実測波形

Ver1.1

本アプリケーションにおいて VariClock のクロック出力の実測波形を示します。

[1] 測定条件

オシロスコープ: TDS3054 (テクトロニクス製)

帯域: 500MHz

サンプルレート: 5Gsample/sec

プローブ: P6139A (テクトロニクス製)

帯域: 500MHz

プローブ負荷: 8.0pF / 10Mohm

検証ボード:

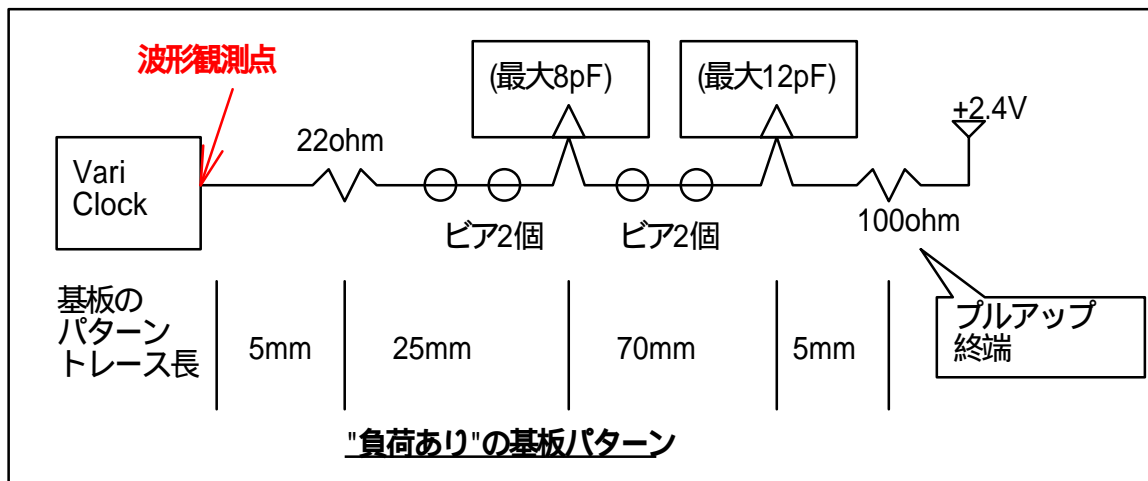
電源電圧: +5.0V Vcc

ボードタイプ: ガラスエポキシ 4層基板

テスト条件:

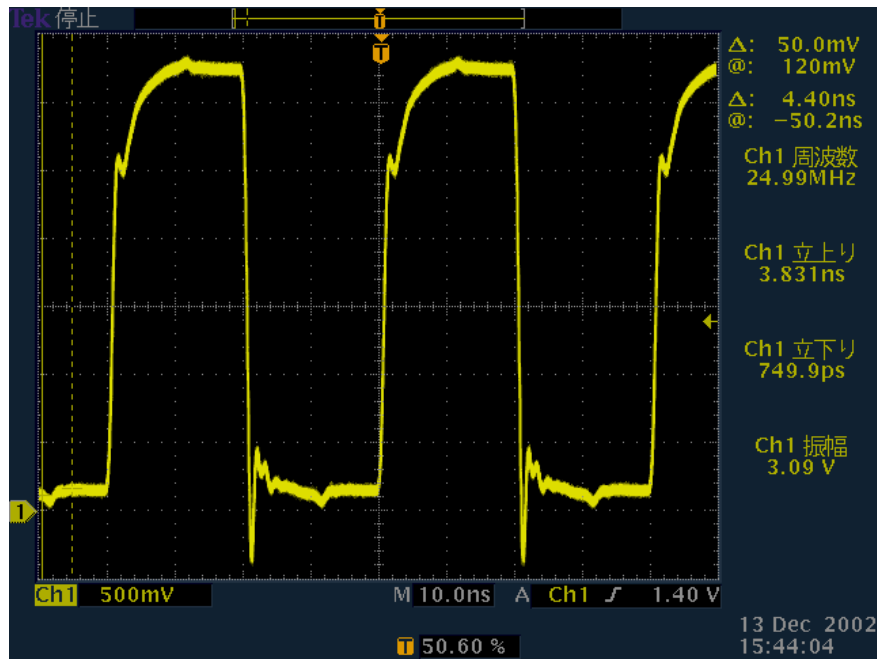
[A] 負荷なし: プローブ以外の負荷一切なしでの測定

[B] 負荷あり: 以下の負荷(+プローブ)での測定

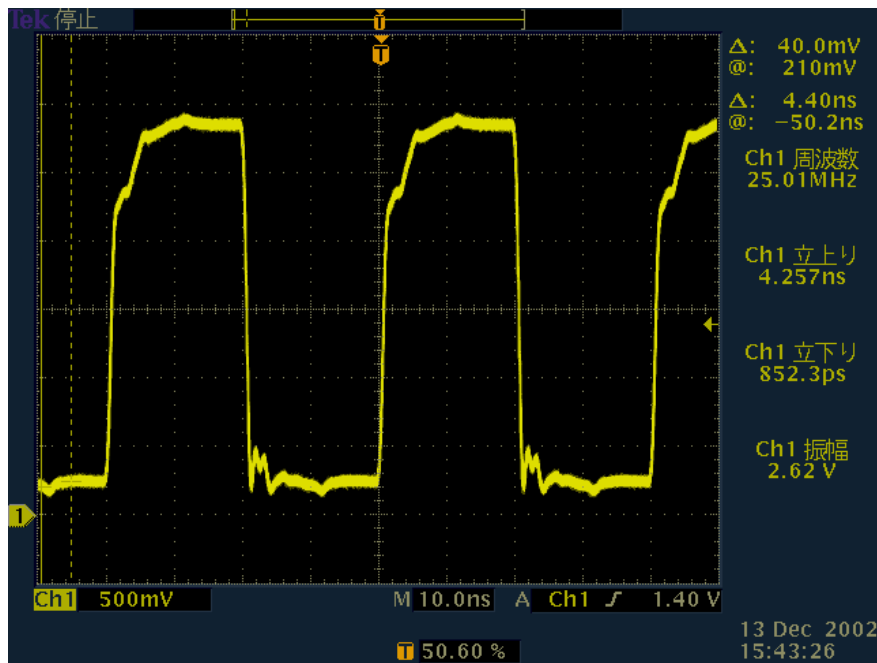


[2] 実測波形

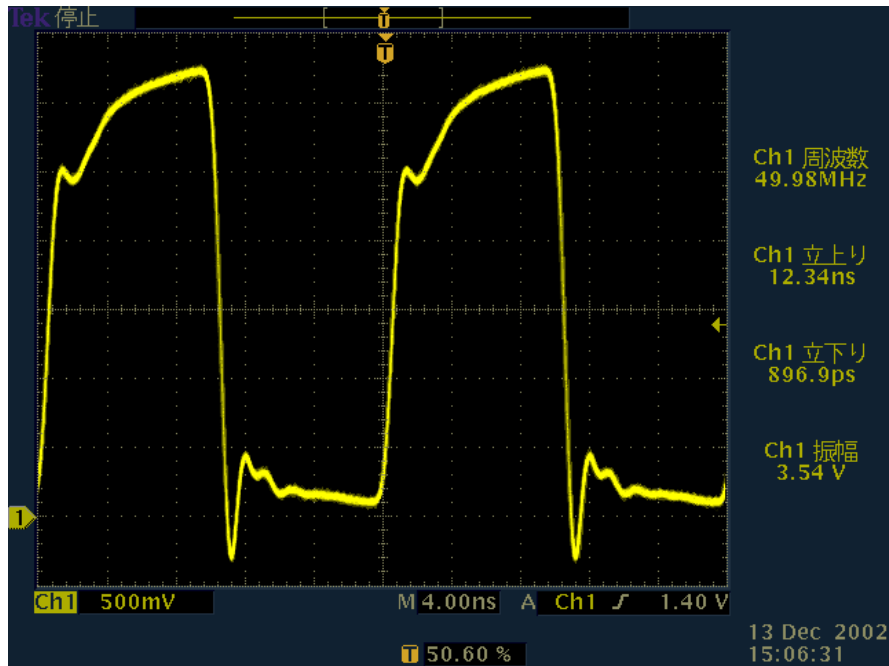
[2-1] 25MHz



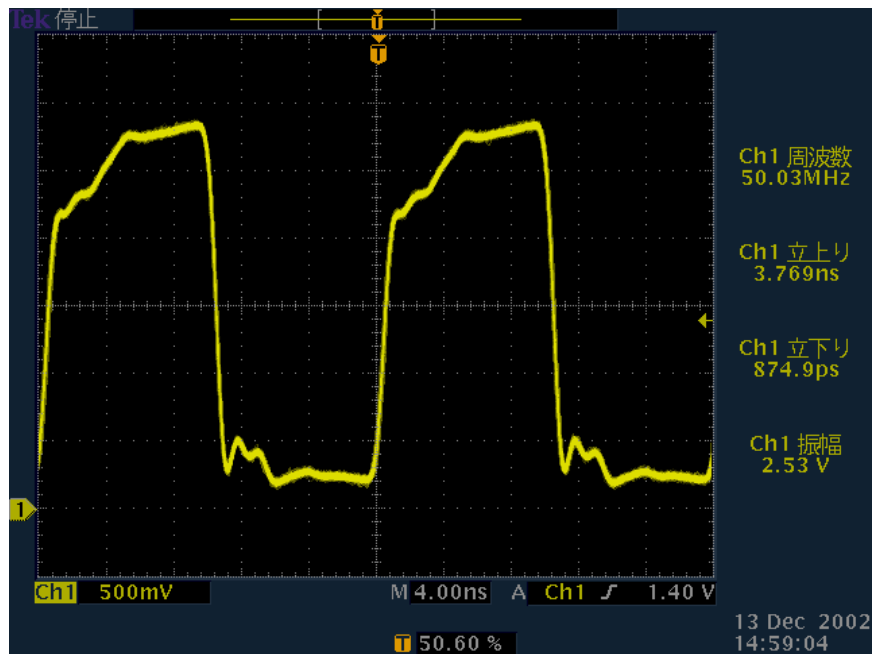
負荷なし @ 25MHz



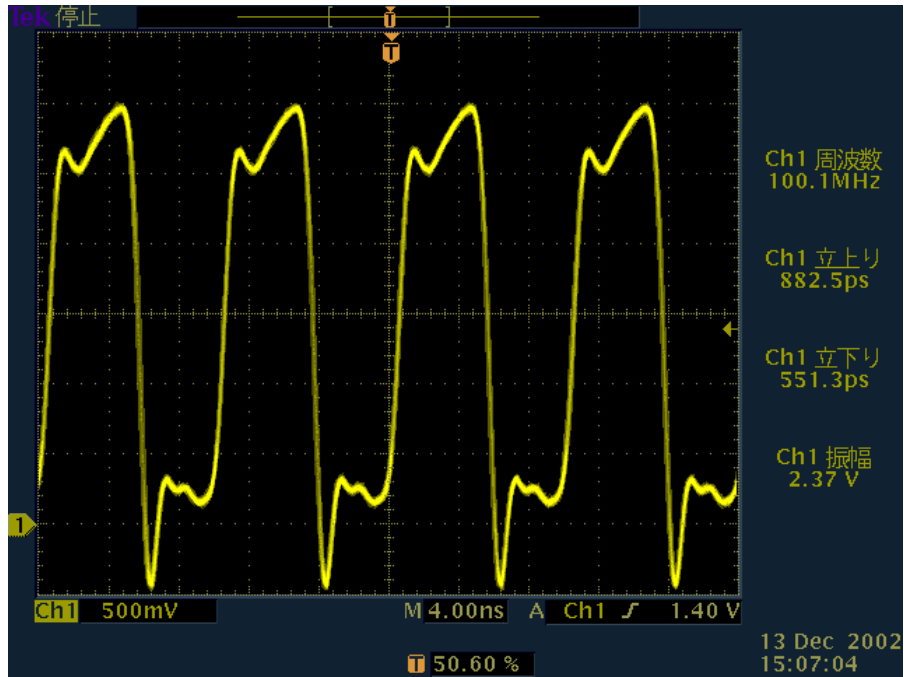
負荷あり @ 25MHz



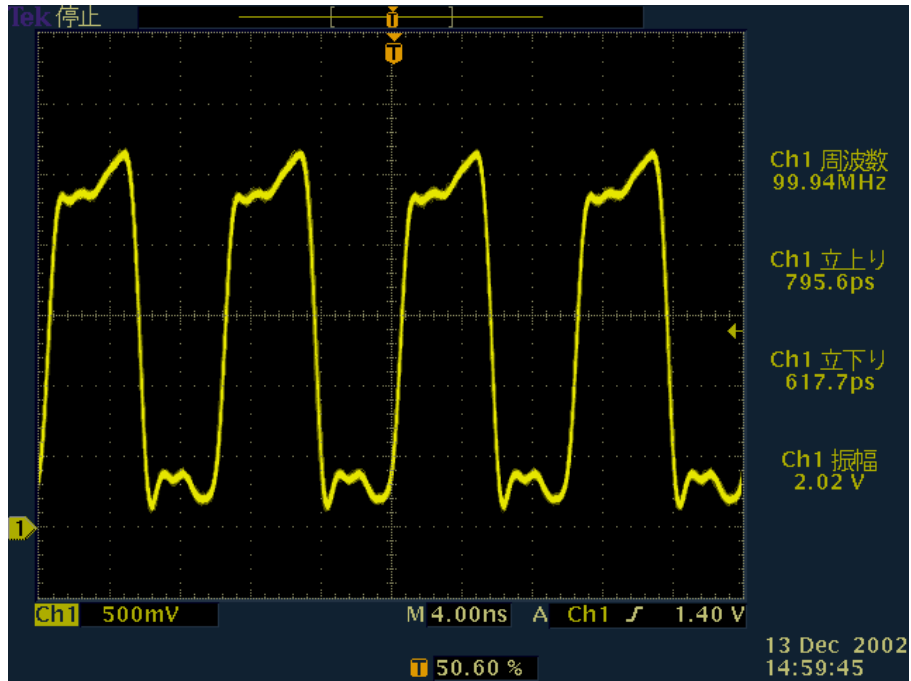
負荷なし @ 50MHz



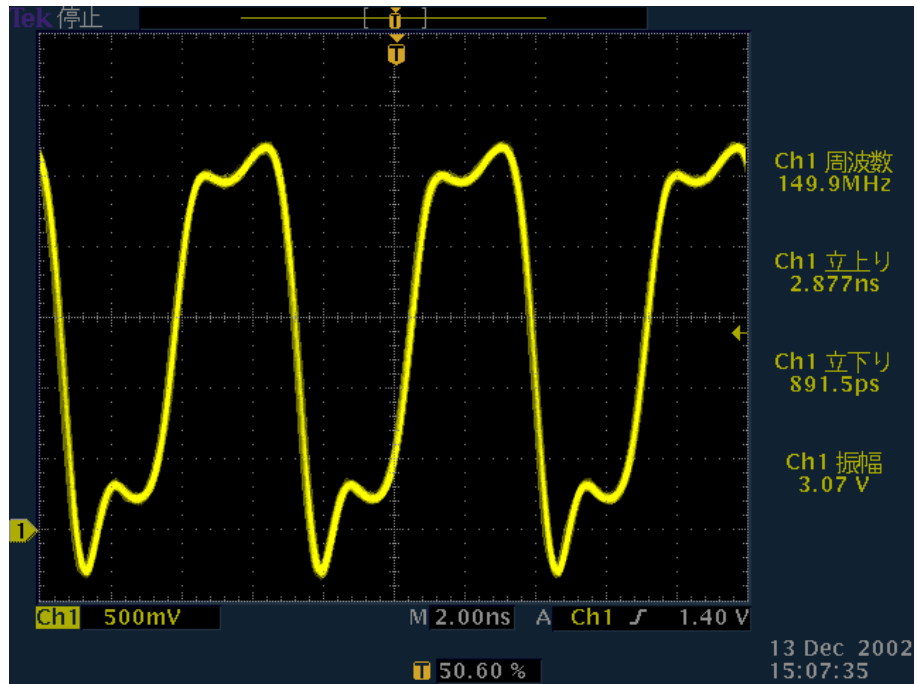
負荷あり @ 50MHz



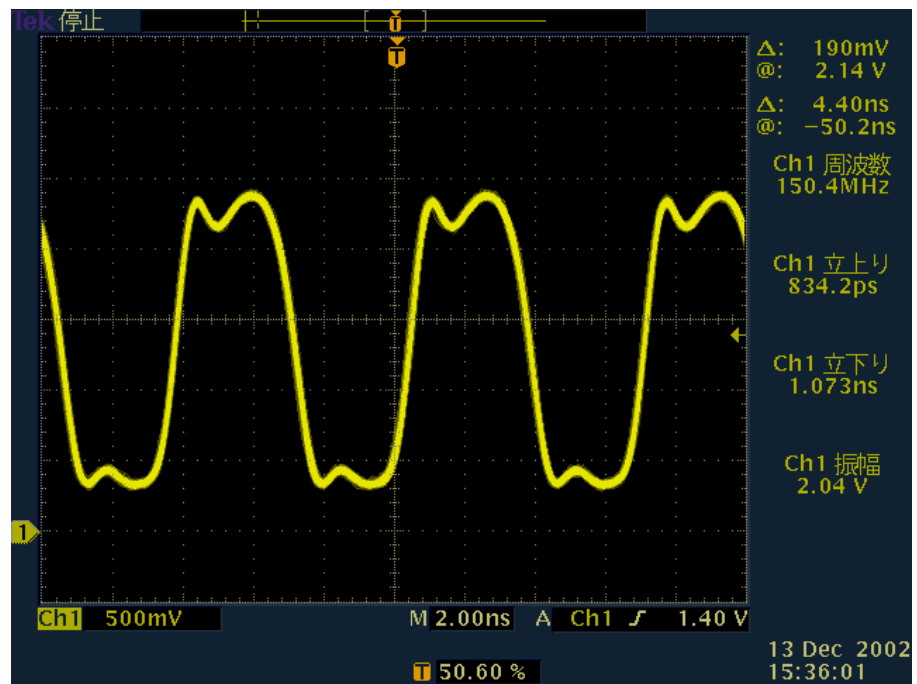
負荷なし @ 100MHz



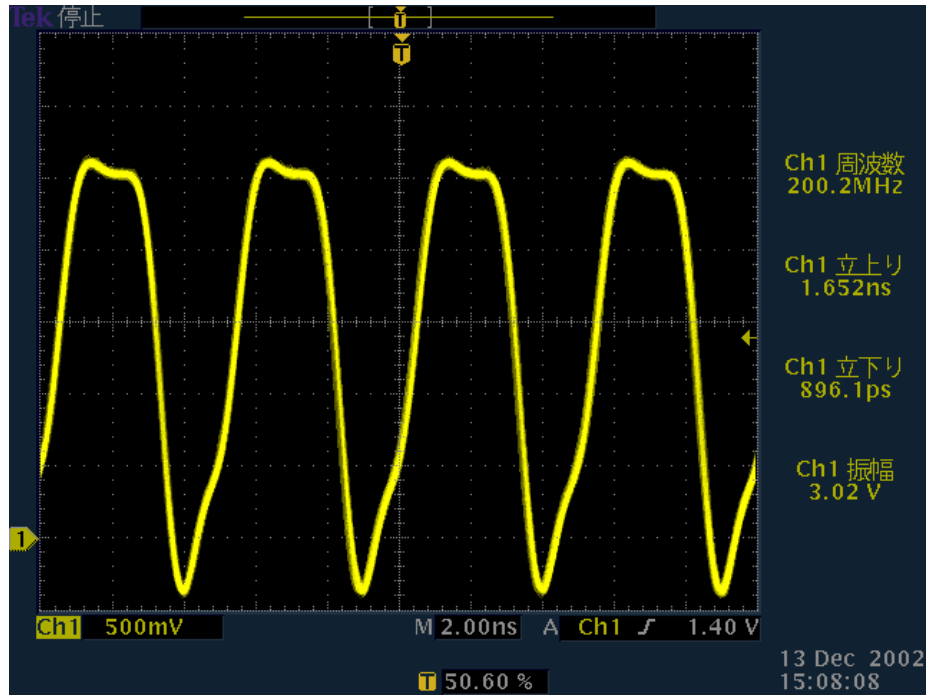
負荷あり @ 100MHz



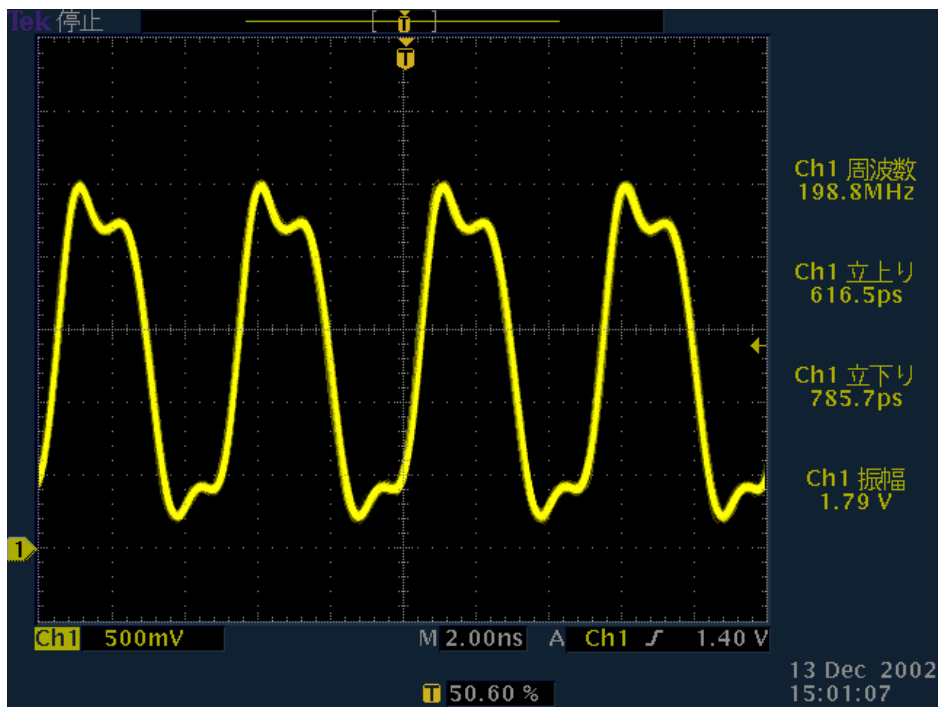
負荷なし @ 150MHz



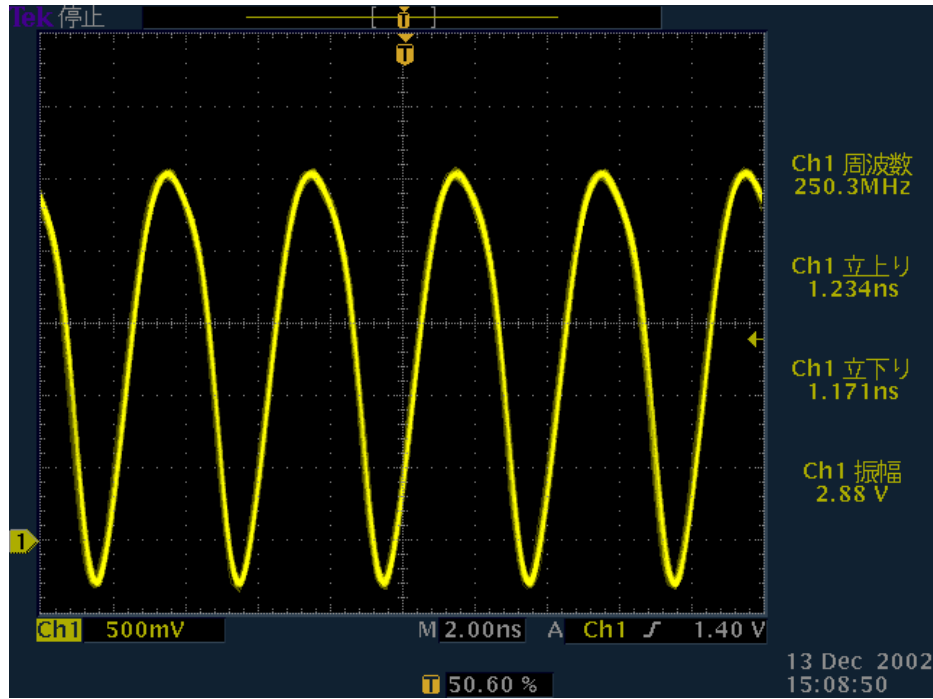
負荷あり @ 150MHz



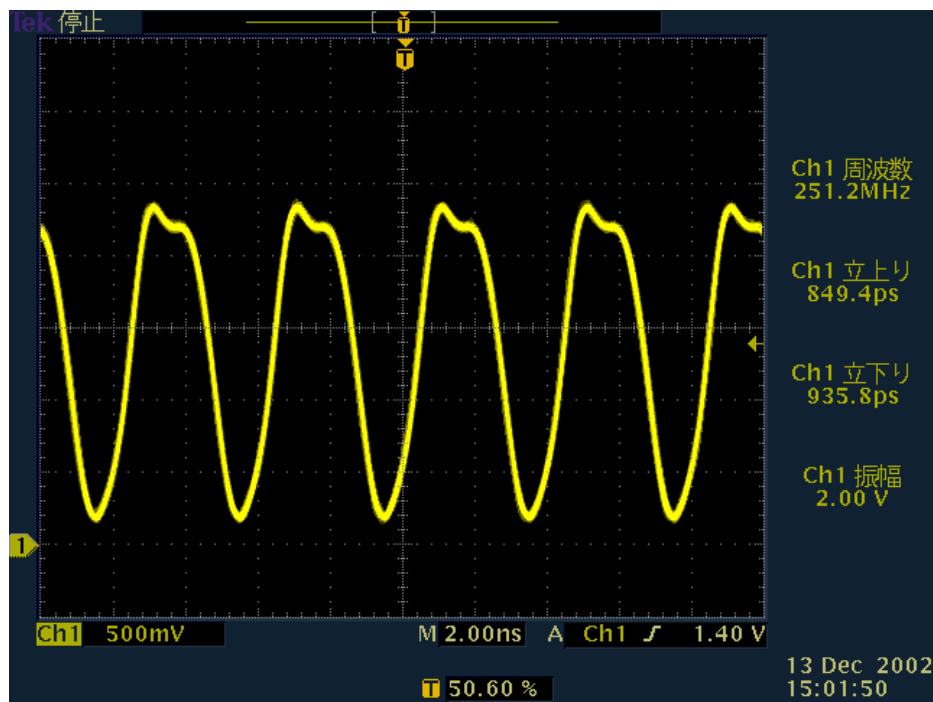
負荷なし @ 200MHz



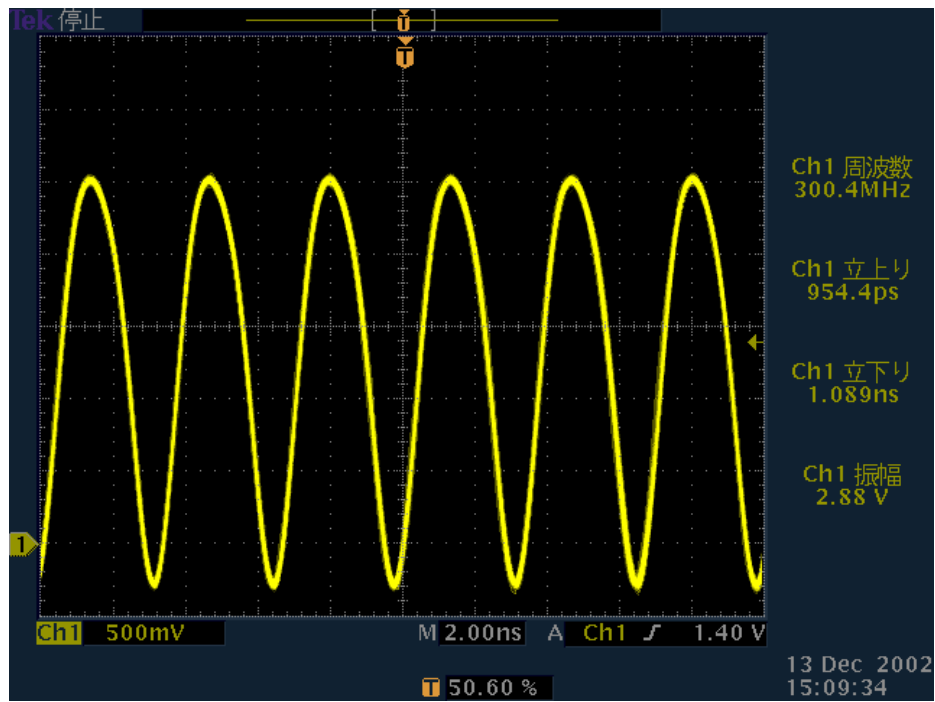
負荷あり @ 200MHz



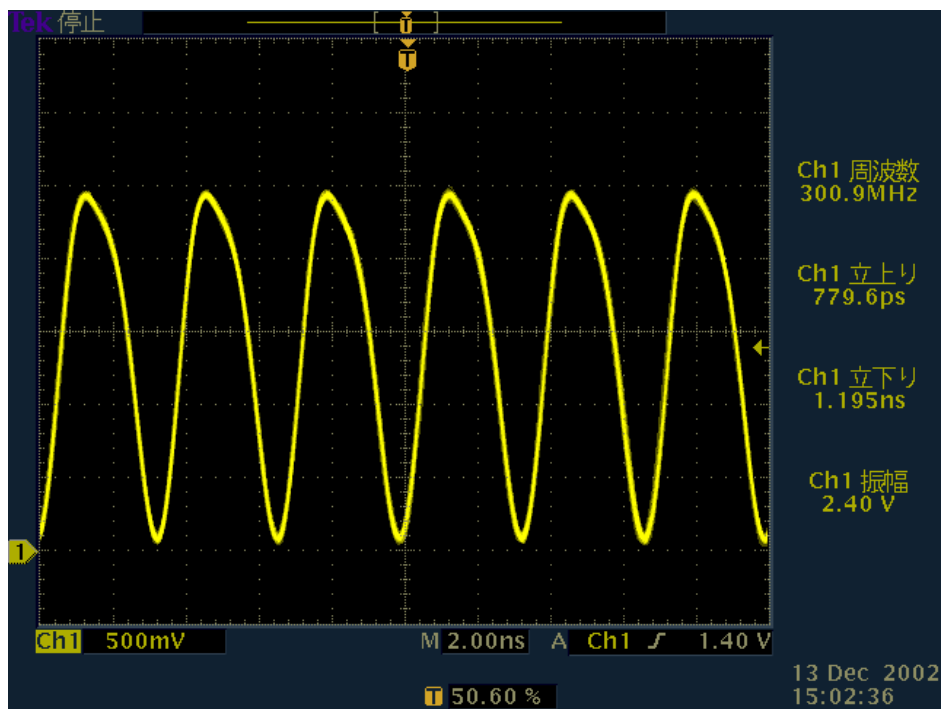
負荷なし @ 250MHz



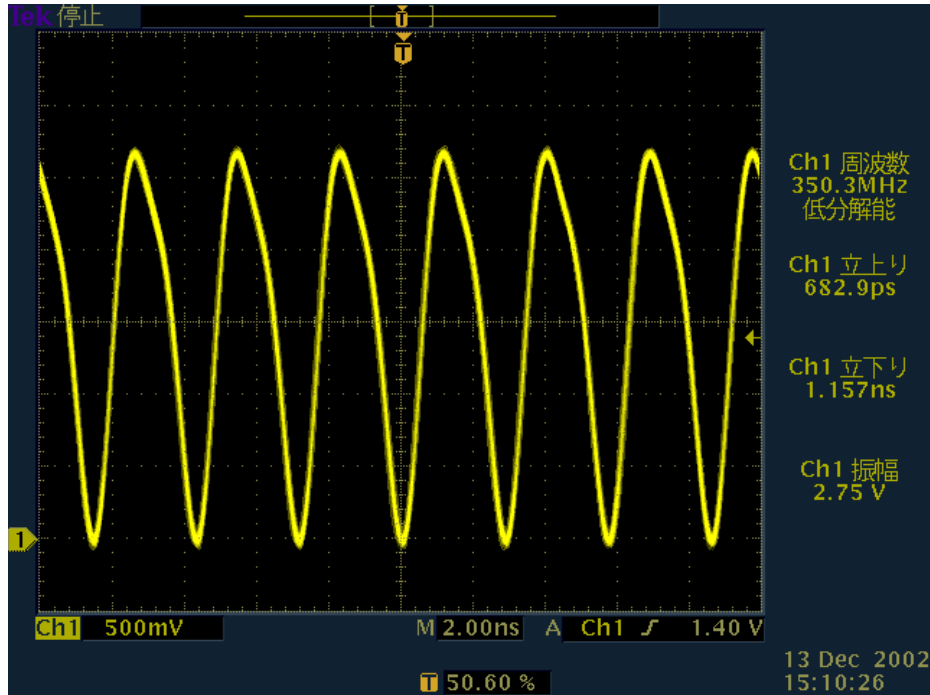
負荷あり @ 250MHz



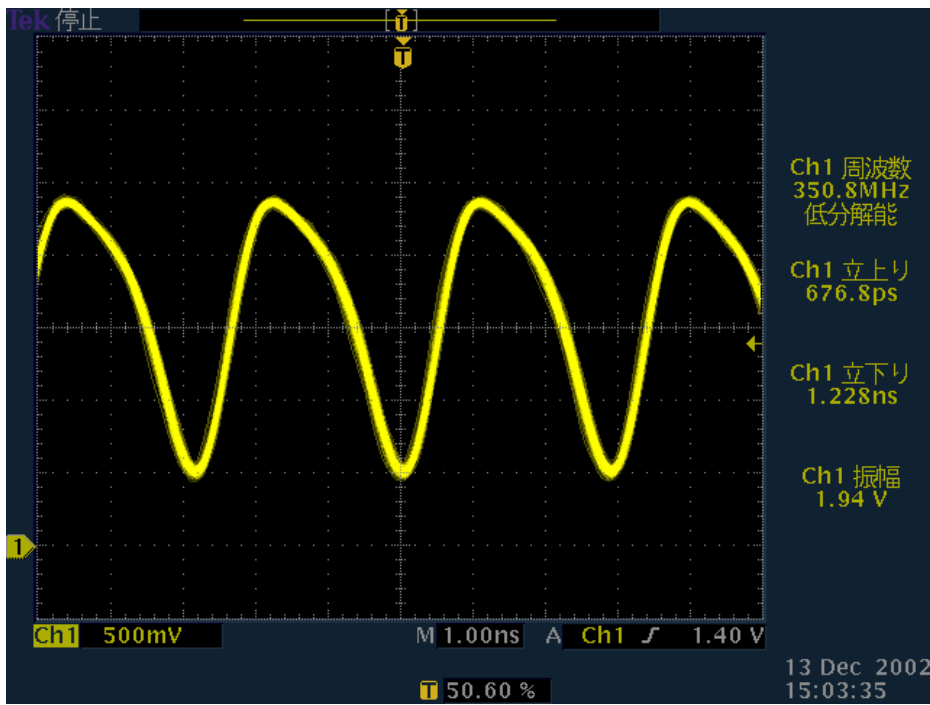
負荷なし @ 300MHz



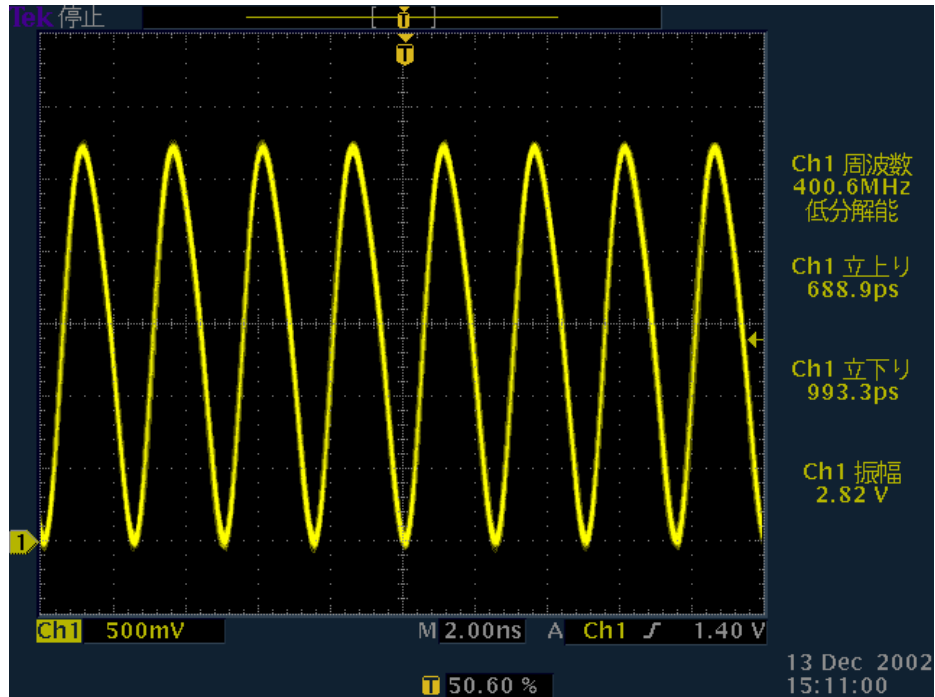
負荷あり @ 300MHz



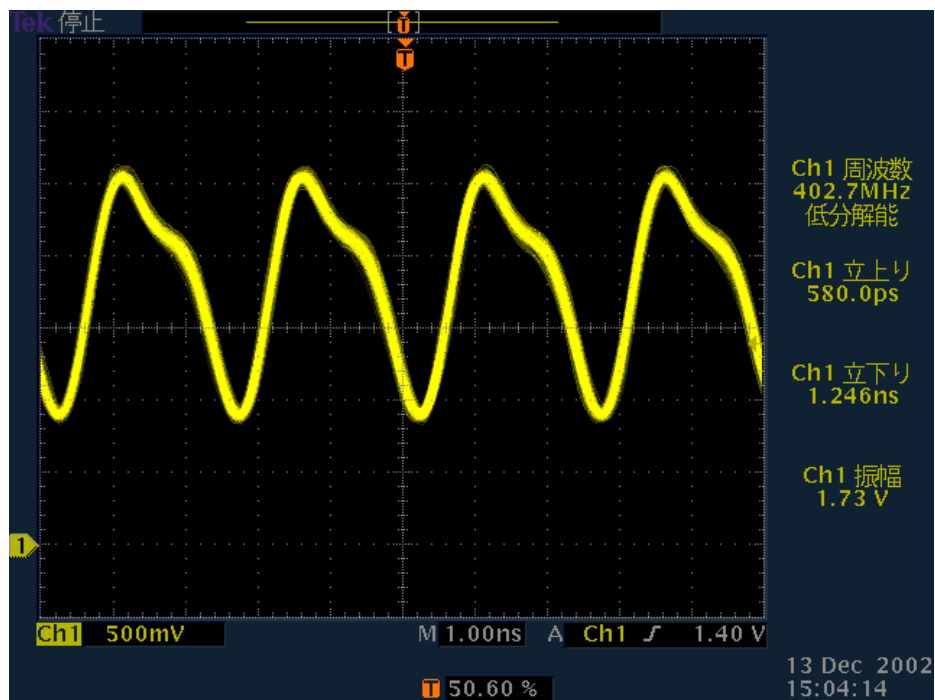
負荷なし @ 350MHz



負荷あり @ 350MHz

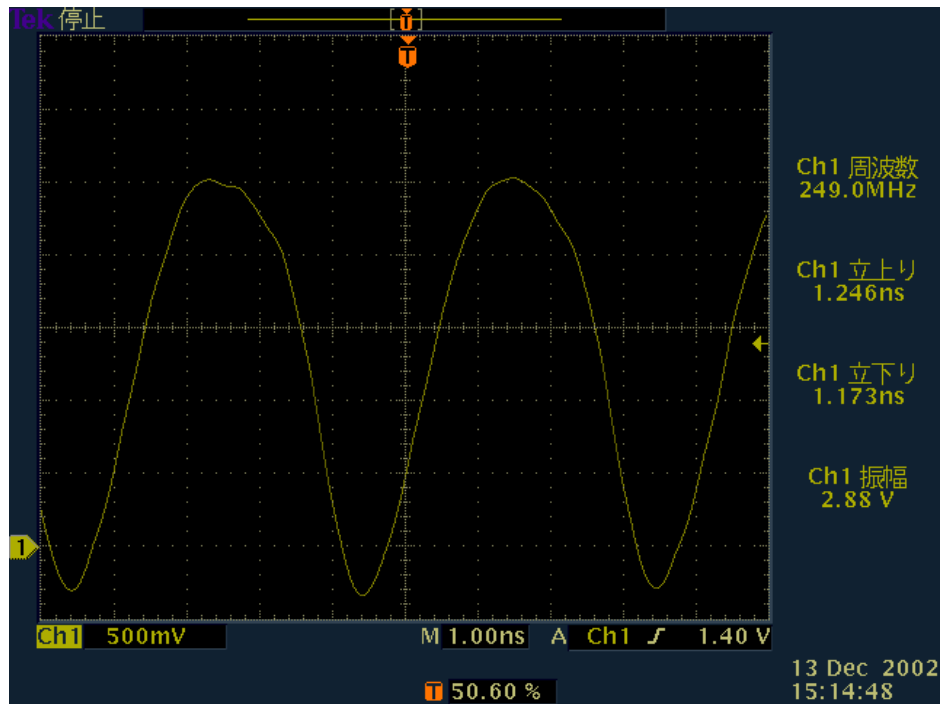


負荷なし @ 400MHz

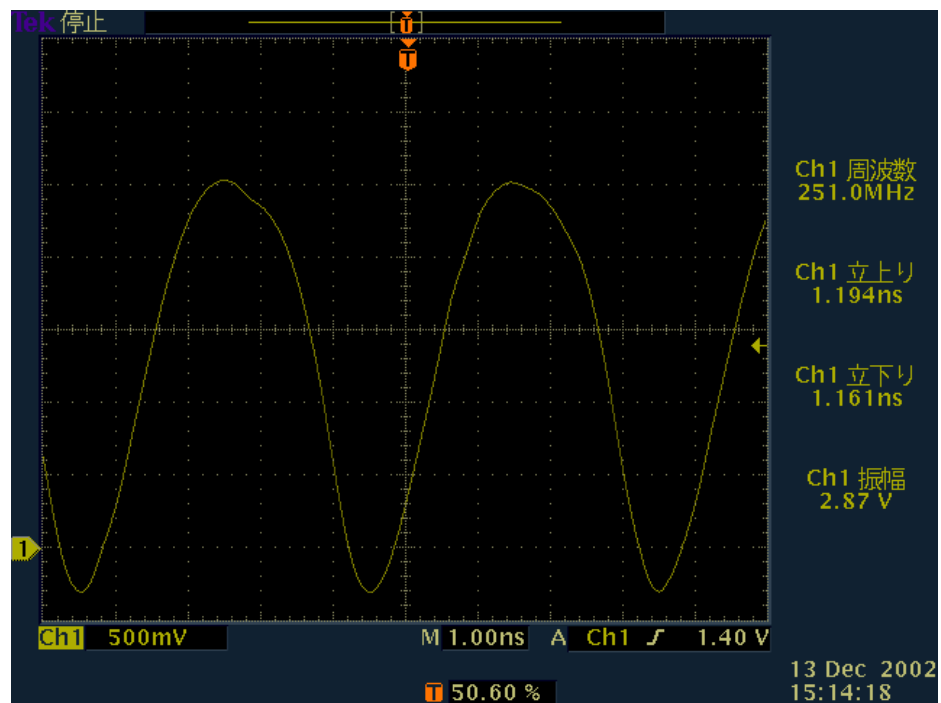


負荷あり @ 400MHz

[3] 250MHz 付近での1MHz 周波数ステップ変更結果



負荷なし @ 249MHz



負荷なし @ 251MHz