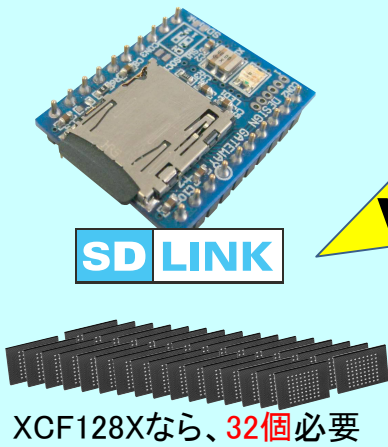


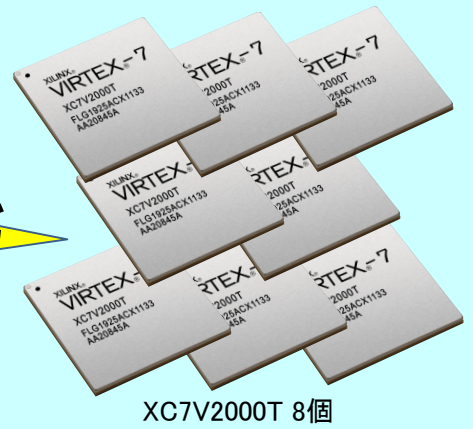
SD LINK



大規模FPGA用コンフィグレーション・モジュール「SD Link」

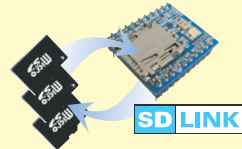


SDLink 1個で、
Virtex-7 XC7V2000Tを
8個同時にコンフィグ



XCF128Xなら、32個必要

microSDカード差し替えだけ!!
フィールドでのFPGA回路データ更新が
非常に容易!!



IP Lock

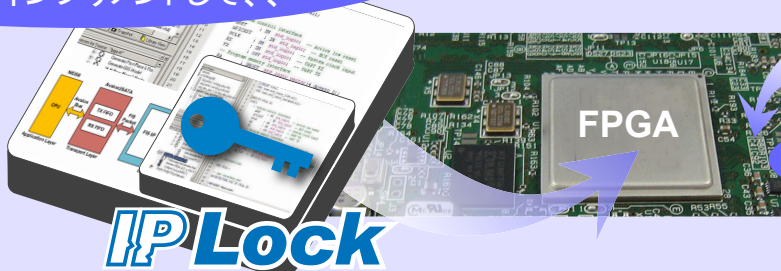
FPGAデータを不正な複製からプロテクト「IP Lock」

- AES-128暗号方式による強固なセキュリティ
- 認証データは完全にランダム、しかも200msごとに絶えず変更
- 暗号処理チップがないとロジック機能が停止
- FPGAとIP Lockの接続は2ラインのみで、接続が容易
- 試作用ラボラトリーズパックはIDキー書き込み不要で使用が楽々
- IP Lockライター & IPL-CHPで量産製品に対応



IPLockライターとIPL-CHP

ユーザロジックに「IPLock」コアを組み込んで
FPGAにインプリメントして、



セキュリティチップ(SOIC-8)を
ボード上に搭載するだけ!