

フィンテック向けXilinx AATデモ用の 超低レイテンシ10GbネットワークIP

Alveoカードを組み込んだターンキー・システム

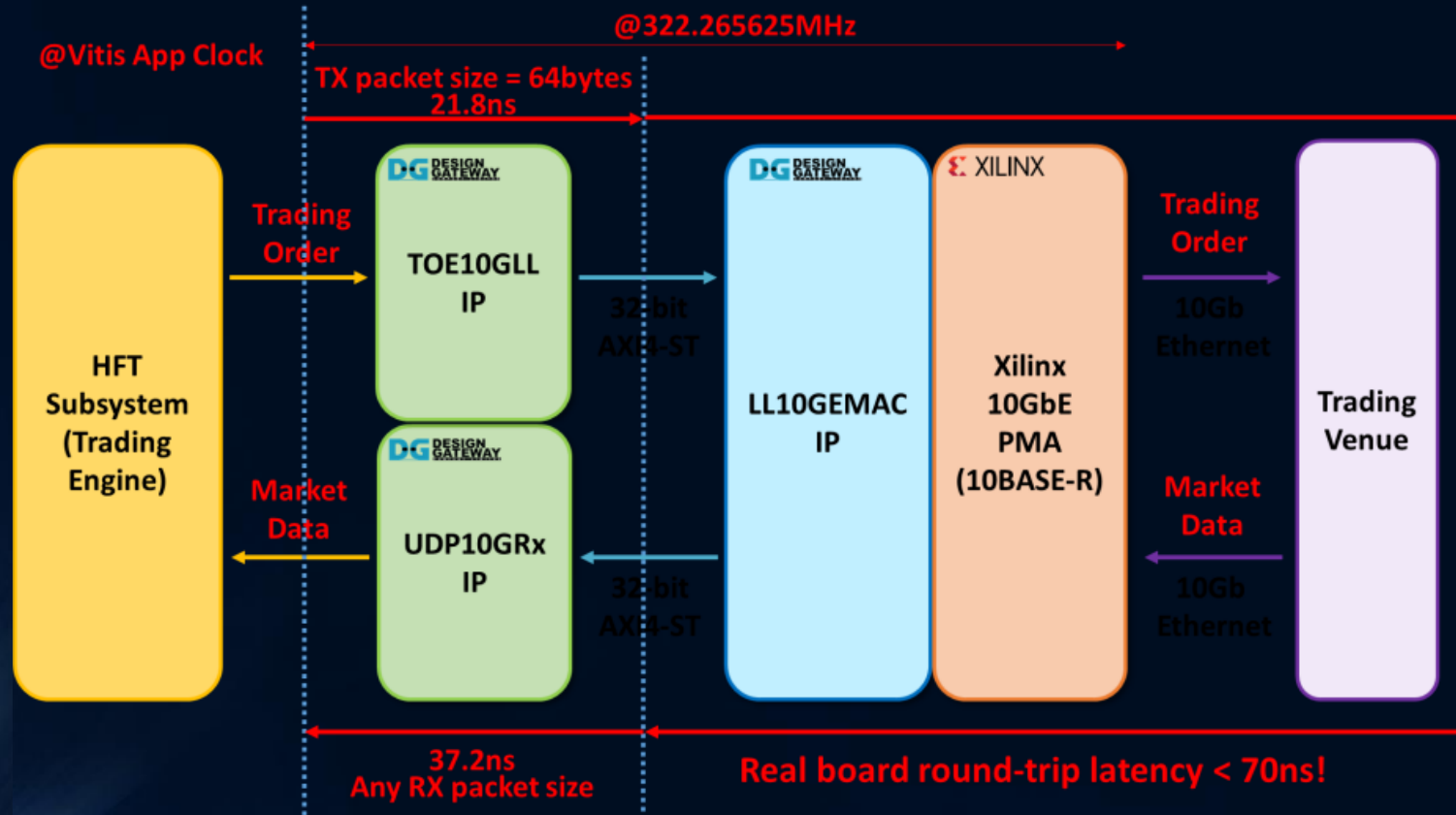


- ✓ インテル11世代コア i7 Rocket Lake-S 7°0セツサ
- ✓ メインメモリ: DDR4 3200MHz 32GB (最大 128GB)
- ✓ Xilinx製Alveo U50 アクセラレータ・カード
- ✓ Thermaltake冷却システムつきタワー・ケース
- ✓ 導入後即時に使用可能なプリインストール済み
 - 弊社製の低レイテンシIPコアを実装したザイリンクス高速アルゴリズム取引デモ
 - ザイリンクス マシンラーニング スイート

<https://dgway.com/AcceleratorCards.jp.html>



アプリケーション例：高頻度取引システム



TCP->EMAC->UDPループバックでの往復（レイテンシ）所要時間 = 21.8ns + 70ns + 37.2ns = 129ns @データ幅32bit, 動作クロック322.265625MHz

DG製IPコアを使って大幅にレイテンシ低減

